

NETMF for STM32

Standard IO Mapping for STM32F1xx Boards

<i>I/O</i>	<i>CPU.PIN</i>	<i>Usage</i>		
PA0	0	GPIO	COM2 CTS2	PWM_0
PA1	1	GPIO	COM2 RTS2	PWM_1
PA2	2	GPIO	COM2 TxD2	PWM_2
PA3	3	GPIO	COM2 RxD2	PWM_3
PA4	4	GPIO		
PA5	5	GPIO	SPI_1 SCK	
PA6	6	GPIO	SPI_1 MISO	
PA7	7	GPIO	SPI_1 MOSI	
PA8	8	GPIO		
PA9	9	GPIO	COM1 TxD1	
PA10	10	GPIO	COM1 RxD1	
PA11	11	GPIO	COM1 CTS1	USB DM
PA12	12	GPIO	COM1 RTS1	USB DP
PA13	13	GPIO		
PA14	14	GPIO		
PA15	15	GPIO		
PB0	16	GPIO		
PB1	17	GPIO		
PB2	18	GPIO		
PB3	19	GPIO	SPI_3 SCK	
PB4	20	GPIO	SPI_3 MISO	
PB5	21	GPIO	SPI_3 MOSI	
PB6	22	GPIO	I2C SCL	
PB7	23	GPIO	I2C SDA	
PB8	24	GPIO		
PB9	25	GPIO		
PB10	26	GPIO	COM3 TxD3	
PB11	27	GPIO	COM3 RxD3	
PB12	28	GPIO		
PB13	29	GPIO	COM3 CTS3	SPI_2 SCK
PB14	30	GPIO	COM3 RTS3	SPI_2 MISO
PB15	31	GPIO		SPI_2 MOSI
PC0	32	GPIO	ANALOG_0	
PC1	33	GPIO	ANALOG_1	
PC2	34	GPIO	ANALOG_2	
PC3	35	GPIO	ANALOG_3	
PC4	36	GPIO	ANALOG_4	
PC5	37	GPIO	ANALOG_5	
PC6	38	GPIO		
PC7	39	GPIO		
PC8	40	GPIO		
PC9	41	GPIO		
PC10	42	GPIO		
PC11	43	GPIO		
PC12	44	GPIO		
PC13	45	GPIO		
PC14	46	GPIO	Osc32k-IN	
PC15	47	GPIO	Osc32k-OUT	
PD0	48		Osc-In	
PD1	49		Osc-Out	
PD2	50	GPIO		
...		
PG15	111	GPIO		